

RISC

Abkürzung für **R**educed **I**nstruction **S**et Computer (oder auch für **R**eally **I**nvented by **S**eymour **C**ray). Bezeichnet Prozessoren die nur wenige, einfache Befehle besitzen, diese aber sehr schnell ausführen können.

Vektor

Bezeichnet Prozessoren die für das Verarbeiten von langen Zahlenfeldern optimiert sind. Hierzu sind eigene Register und Recheneinheiten integriert, die nach einer kurzen Anlaufzeit in jedem Taktschritt ein Ergebnis liefern können. Diese Architektur wird heute auch als Pipelining bezeichnet.

Kontaktinformationen:

www.cray-cyber.org
mail@cray-cyber.org

Stäblistraße 10b
81477 München

Führungen im Rechenzentrum nach Vereinbarung.

Spendeninformationen:

Kontonummer: 221 176 9
Inhaber: Gesellschaft für historische Rechenanlagen e. V.
Bankleitzahl: 700 932 00
Bank: Raiffeisenbank Starnberg
Verwendung: Cray-Cyber

Cray-Cyber.org ist eine Teilorganisation der Gesellschaft für historische Rechenanlagen e. V. (www.gfhr.de).

© Cray-Cyber.org 2003

Cray ist ein eingetragenes Warenzeichen von Cray Inc.



Das erste historische Museumsrechenzentrum



Das Ziel von Cray-Cyber.org ist der Erhalt und die Dokumentation der Großrechner-technik. Der Schwerpunkt liegt dabei auf Supercomputern aus dem Bereich des technisch-wissenschaftlichen Hochleistungsrechnens. Die bedeutendsten Fortschritte in der Rechnerarchitektur wurden auf diesem Gebiet von Seymour R. Cray erreicht. Daher betreibt das Museumsrechenzentrum Maschinen der Firmen *Control Data* und *Cray Research*, die die innovativen Architekturkonzepte verdeutlichen. Zusätzlich sind die nötigen Peripheriegeräte vorhanden, um einen historischen Rechenzentrumsbetrieb vorführen zu können. Dazu gehört auch, dass die Maschinen mit den entsprechenden Betriebssystemen und Anwendungen in lauffähigem Zustand erhalten werden. Ausserdem ist es über das Internet möglich sich weltweit an den Rechnern anzumelden und eigene Erfahrungen mit den Systemen zu sammeln. Neben den historischen Systemen werden auch aktuelle Rechner von NEC betrieben, die Weiterentwicklungen der oben genannten Architekturen darstellen.



Cray YMP-EL

Baujahr: 1991
 CPU-Architektur: Vektor
 CPU-Anzahl: 4
 Hauptspeicher: 1 GByte
 Rechenleistung: 532 MFLOPS
 Anschlussleistung: 3 kW

Control Data Cyber 960-31

Baujahr: 1989
 CPU-Architektur: RISC
 CPU-Anzahl: 1
 Hauptspeicher: 128 MByte
 Rechenleistung: 2,5 MFLOPS
 Anschlussleistung: 10 kW



NEC SX-4B/2A

Baujahr: 1996
 CPU-Architektur: Vektor
 CPU-Anzahl: 2
 Hauptspeicher: 4 GByte
 Rechenleistung: 3,6 GFLOPS
 Anschlussleistung: 5 kW

